

Elektrotechnik-Elektronik-Informationstechnik

EEI KOLLOQUIUM

Low-Power-Design-Techniken von UHF-CMOS-Wake-Up-Receiver-Schaltungen

Dr.-Ing. Heinrich Milosiu
Fraunhofer IIS, Erlangen

Dienstag, der 17.06.2014, 15⁰⁰ Uhr
Lehrstuhl für Technische Elektronik, Cauerstr. 9, Raum 4.14

Diskussionsleitung: Prof. Dr.-Ing. R. Weigel

In vielen Anwendungen wird eine ständige Erreichbarkeit per Funk gewünscht. Oft ist der Zeitpunkt einer relevanten Funkmeldung dem Empfänger nicht bekannt. Sobald jedoch die Funkanfrage erfolgt, wird umgehend eine unmittelbare Reaktion der Gegenseite erwartet. Die gleichzeitige Forderung nach niedriger Leistungsaufnahme unterhalb 20 Mikrowatt und einer Reaktionszeit unter 30 ms stellt eine zentrale Herausforderung für den Entwurf von sogenannten WakeUp-Receiver-Schaltungen dar.